

**SUSȚINEREA PROIECTULUI DE DIPLOMĂ/ABSOLVIRE/DIZERTAȚIE – 29 iunie 2005**

	<b>Nume și prenume</b>	<b>Denumire proiect</b>	<b>Conducător proiect</b>	<b>Tip</b>	<b>Oră susținere</b>
1	Berindean Sebastian	Studiul și proiectarea unor circuite neliniare VLSI utilizate în sistemele integrate de calcul analogic	Prof.dr.ing. Lelia Feștilă	PD	$8^{00} - 8^{20}$
2	Butur Adriana	Filtre polifază programabile pentru receptoare multi-mod de frecvență intermediară joasă	Prof.dr.ing. Lelia Feștilă	PD	$8^{20} - 8^{40}$
3	Ilieș Gabriel Marius	Analiza și sinteza unor circuite digitale multivalente	Prof.dr.ing. Lelia Feștilă	PD	$8^{40} - 9^{00}$
4	Martin George Paul	Aparat de magnetoterapie	Prof.dr.ing. Lelia Feștilă	PD	$9^{00} - 9^{20}$
5	Szolga Lorant Andras	Studiul și proiectarea unor circuite ELIN de domeniu logaritmic: filtre și oscilatoare	Prof.dr.ing. Lelia Feștilă	PD	$9^{20} - 9^{40}$
6	Tauțan Horia Dan	Studiul și analiza unor circuite pentru prelucrarea analogică a imaginilor	Prof.dr.ing. Lelia Feștilă	PD	$9^{40} - 10^{00}$
7	Boca Alina Cecilia	Propagarea semnalelor digitale prin circuite numerice VLSI CMOS	Prof.dr.ing. Sorin Hintea	PD	$10^{00} - 10^{20}$
8	Decean Oliviu Samuel	Numărătoare de adrese și circuite de memorie în tehnologie VLSI. Memorii SRAM și DRAM	Prof.dr.ing. Sorin Hintea	PD	$10^{20} - 10^{40}$
9	Docolina Valentin Dan	Studiul timpilor de propagare în circuitele logice și aritmetice. Hazardul logic	Prof.dr.ing. Sorin Hintea	PD	$10^{40} - 11^{00}$
10	Kovacs Laura	Simularea circuitelor digitale VLSI-CMOS	Prof.dr.ing. Sorin Hintea	PD	$11^{00} - 11^{20}$
11	Radu Horea Petru	Studiul regiștrilor și aplicațiile acestora	Ș.l.ing. Mihaela Cîrlugea	PA	$11^{20} - 11^{40}$
12	Cubleșan Rareș Tudor	Comunicația DSP cu programul PC MASTER MOTOROLA	Ș.l.ing. Mihaela Cîrlugea	PD	$11^{40} - 12^{00}$

Președinte: Prof. dr. ing. Lelia Feștilă

Membri: Prof.dr.ing. Sorin Hintea, Prof.dr.ing. Emil Voiculescu, Conf.dr.ing. Victor Popescu

Secretar: Prep.ing. Lăcrimioara Grama

**OBSERVAȚII:**

- Susținerea lucrărilor se va face în clădirea de pe strada Str. G. Barițiu, Nr. 26 - 28, **sala 359**.
- Prezentarea lucrărilor în fața comisiei va fi însoțită de slide-uri \*.ppt.
- Candidații se vor prezenta cu 30 min înainte de susținerea proiectului.
- Prezentarea trebuie să dureze maxim 10 min.
- Prezentarea părților practice va avea loc după prezentarea tuturor lucrărilor candidaților, în sălile **26 și 329**.

**SUSȚINEREA PROIECTULUI DE DIPLOMĂ/ABSOLVIRE/DIZERTAȚIE – 30 iunie 2005**

	<b>Nume și prenume</b>	<b>Denumire proiect</b>	<b>Conducător proiect</b>	<b>Tip</b>	<b>Oră susținere</b>
1	Lenghel Dan Cristian	Nod optic integrat	Prof.dr.ing. Emil Voiculescu	PD	$8^{00} - 8^{20}$
2	Petruț Vlad	Arhitecturi de rețele optice	Prof.dr.ing. Emil Voiculescu	PD	$8^{20} - 8^{40}$
3	Retegan Simona Melinda	Rețele HFC (Hybrid Fiber-Coax) pentru CaTV	Prof.dr.ing. Emil Voiculescu	PD	$8^{40} - 9^{00}$
4	Tvetanov Tvetan	Transmiterea semnalului video și TV prin UTP cu separare prin optocuplor	Prof.dr.ing. Emil Voiculescu	PD	$9^{00} - 9^{20}$
5	Vanca Dorin Ciprian	Rețele optice	Prof.dr.ing. Emil Voiculescu	PD	$9^{20} - 9^{40}$
6	Albu Florin Mihai	Simularea în ORCAD a funcțiilor de circuit	Conf.dr.ing. Victor Popescu	PD	$9^{40} - 10^{00}$
7	Ghirișan Virgil Liviu	Implementarea filtrelor derivate și compuse	Conf.dr.ing. Victor Popescu	PD	$10^{00} - 10^{20}$
8	Rus Bogdan Mihai	Sistem de achiziție a semnalelor utilizând LAB PC 1200	Conf.dr.ing. Victor Popescu	PD	$10^{20} - 10^{40}$
9	Rusu Nicolae Claudiu	Metode de sinteză a circuitelor pasive	Conf.dr.ing. Victor Popescu	PD	$10^{40} - 11^{00}$
10	Tonca Nicolae	Metode de aproximare a funcțiilor de circuit	Conf.dr.ing. Victor Popescu	PD	$11^{00} - 11^{20}$
11	Bancui Mihnea Ionuț	Modele comportamentale de memorii (VHDL)	Ș.l.ing. Mihaela Cîrlugea	PD	$11^{20} - 11^{40}$
12	Câmpean Aurel	Lottery Number Generator	Ș.l.ing. Mihaela Cîrlugea	PD	$11^{40} - 12^{00}$
13	Grindeanu Valentin Dan	Studiul metodelor de implementare a sumatoarelor	Ș.l.ing. Mihaela Cîrlugea	PD	$12^{00} - 12^{20}$

Președinte: Prof. dr. ing. Lelia Feștilă

Membri: Prof.dr.ing. Sorin Hintea, Prof.dr.ing. Emil Voiculescu, Conf.dr.ing. Victor Popescu

Secretar: Prep.ing. Lăcrimioara Grama

**OBSERVAȚII:**

- Susținerea lucrărilor se va face în clădirea de pe strada Str. G. Barițiu, Nr. 26 - 28, **sala 359**.
- Prezentarea lucrărilor în fața comisiei va fi însoțită de slide-uri \*.ppt.
- Candidații se vor prezenta cu 30 min înaintea orei de susținere a proiectului.
- Prezentarea trebuie să dureze maxim 10 min.
- Prezentarea părților practice va avea loc după prezentarea tuturor lucrărilor candidaților, în sălile **26 și 329**.

**SUSȚINEREA PROIECTULUI DE DIPLOMĂ/ABSOLVIRE/DIZERTAȚIE – 1 iulie 2005**

	<b>Nume și prenume</b>	<b>Denumire proiect</b>	<b>Conducător proiect</b>	<b>Tip</b>	<b>Oră susținere</b>
1	Cerghizan Daniel	Aplicații cu circuite de tip ELIN cu tehnologie BiCMOS	Ș.l.ing. Albert Fazakas	PD	$8^{00} - 8^{20}$
2	Csonka Zsolt Alpar	“Small Mobile Robot” – Algoritm în asm și C avansat. Programare în limbaj de asm Motorola HC08 și C	Ș.l.ing. Albert Fazakas	PD	$8^{20} - 8^{40}$
3	Olariu Oana Mihaela	“Small Mobile Robot”, algoritm de decizie implementat pe FPGA	Ș.l.ing. Albert Fazakas	PD	$8^{40} - 9^{00}$
4	Stoia Nicoleta Patricia	Analizor logic pe VGA. Descriere în cod VHDL, lucru cu FPGA	Ș.l.ing. Albert Fazakas	PD	$9^{00} - 9^{20}$
5	Cioban Marcel Ionuț	Analizor logic pe VGA. Descriere în cod VHDL, lucru cu FPGA	Ș.l.ing. Albert Fazakas	PD	$9^{20} - 9^{40}$
6	Kirei Botond Sandor	Designing and Developing Wireless Consumer Applications	Ș.l.ing. Albert Fazakas	PD	$9^{40} - 10^{00}$
7	Ivan Gabriela	Programarea circuitului ISPPAC prin SPI, descriere cod VHDL, lucru cu FPGA	Ș.l.ing. Albert Fazakas	PD	$10^{00} - 10^{20}$

Președinte: Prof. dr. ing. Lelia Feștilă

Membri: Prof.dr.ing. Sorin Hintea, Prof.dr.ing. Emil Voiculescu, Conf.dr.ing. Victor Popescu

Secretar: Prep.ing. Lăcrimioara Grama

**OBSERVAȚII:**

- Susținerea lucrărilor se va face în clădirea de pe strada Str. G. Barițiu, Nr. 26 - 28, **sala 359**.
- Prezentarea lucrărilor în fața comisiei va fi însoțită de slide-uri \*.ppt.
- Candidații se vor prezenta cu 30 min înaintea orei de susținere a proiectului.
- Prezentare trebuie să dureze maxim 10 min.
- Prezentarea părților practice va avea loc după prezentarea tuturor lucrărilor candidaților, în sălile **26 și 329**.