

**PLANIFICAREA SUSTINERII EXAMENULUI DE FINALIZARE A STUDIILOR  
ANUL UNIVERSITAR 2005-2006, COMISIA 5  
28 Iunie 2006**

Nr. Crt.	Nume candidat	Ora Sustinerii	Spec.	Titlul Lucrării	Profesor Indrumator
1	Crisan Augustin Florin	08.00-08.20	COM	Proiectarea unor circuite neliniare celulare pentru prelucrari de imagini	Prof. Dr. Ing. Lelia Festila
2	Dreptate Ovidiu	08.20-08.40	COM	Analiza si proiectarea unor circuite extern liniare intern neliniare	Prof. Dr. Ing. Lelia Festila
3	Mihalca Claudiu Andrei	08.40-09.00	COM	Proiectarea filtrelor cu capacitati comutate	Prof. Dr. Ing. Lelia Festila
4	Paroiu Horia	09.00-09.20	EA	Filtre trece banda programabile cu frecventa intermediara joasa	Prof. Dr. Ing. Lelia Festila
5	Vultur Doru Marius	09.20-09.40	COM	Circuite aritmetice digitale multivalente	Prof. Dr. Ing. Lelia Festila
6	Furdea Daniel	09.40-10.00	COM	Analiza unor componente de circuit in vederea implementarii analogice a masinilor cu vector suport	Prof. Dr. Ing. Lelia Festila
7	Boeru Ioan Sorin	10.00-10.20	EA	Weather station development of existing model	S. L. Ing. Albert Fazakas
8	Tonko Erika Ildiko	10.20-10.40	EA	Weather station development of existing model	S. L. Ing. Albert Fazakas
9	Lorincz Tamas Levente	10.40-11.00	EA	Sistem de achizitie si comanda Low Speed bazat pe microcontroller ATMEGA16	S. L. Ing. Albert Fazakas
10	Lazar Istvan	11.00-11.20	EA	Interfata grafica pentru afisare de semnale achizitionate si cursor a unui analizor logic	S. L. Ing. Albert Fazakas
11	Dornean Irina	11.20-11.40	EA	Interfata utilizator pentru achizitie cu compresie de date si grupare de magistrale a unui analizor logic	S. L. Ing. Albert Fazakas
12	Chidean Mihai Adrian	11.40-12.00	COM	Simularea numerica pentru amplificatoare optice cu fibre dopate	Prof. Dr. Ing. Emil Voiculescu
13	Fetcu Mihai	12.00-12.20	COM	Servicii de telefonie mobila pe fibra optica (Radio Over Fiber)	Prof. Dr. Ing. Emil Voiculescu
14	Yosef Avi	12.20-12.40	COM	Convertoare de medii de transmisie: interfata electro-optica (Media Converters: The Electro-Optical Interface)	Prof. Dr. Ing. Emil Voiculescu
15	Vultur Dan	12.40-13.00	COM	Rețele MAN bazate pe tehnologia WIMAX	Prof. Dr. Ing. Emil Voiculescu
16	Samoila Radu Emanoil	13.00-13.20	COM	Tehnologia rețelelor CaTV	As. Ing. Ramona Galatus
17	Cinponeri Catalin Tiberiu	13.20-13.40	COM	Modelarea circuitelor MOS cu surse comandate	S. L. Dr. Ing. Doris Csipkes
18	Pop Ioana	13.40-14.00	EA	Filtre cu rejectia frecventei imagine. Implementare Gm-C.	S. L. Dr. Ing. Marius Neag

**PLANIFICAREA SUSTINERII EXAMENULUI DE FINALIZARE A STUDIILOR  
ANUL UNIVERSITAR 2005-2006, COMISIA 5  
29 Iunie 2006**

Nr. Crt.	Nume candidat	Ora Sustinerii	Spec.	Titlul Lucrării	Profesor Indrumator
1	Cigan Ioana Iuliana	08.00-08.20	EA	Studiul timpilor de propagare a circuitelor logice si aritmetice	Prof. Dr. Ing. Sorin Hintea
2	Cimpoesu Rusu Razvan	08.20-08.40	EA	Transmisia automata de date la automatele de vanzari	Prof. Dr. Ing. Sorin Hintea
3	Harangus Radu	08.40-09.00	EA	Transmisia automata de date la automatele de vanzari	Prof. Dr. Ing. Sorin Hintea
4	Dragonici Dan	09.00-09.20	EA	Numaratoare de adrese si circuite de memorare	Prof. Dr. Ing. Sorin Hintea
5	Hordoan Calin Milut	09.20-09.40	COM	Propagarea semnalelor digitale prin circuite logice combinationale	Prof. Dr. Ing. Sorin Hintea
6	Rotar Ana Mihaela	09.40-10.00	EA	Structuri de circuite aritmetice sumatoare, scazatoare, multiplicatoare realizate in tehnologie CMOS	Prof. Dr. Ing. Sorin Hintea
7	Sas Vasile	10.00-10.20	EA	Timp de propagare si hazardul logic in circuitele secventiale	Prof. Dr. Ing. Sorin Hintea
8	Mucea Stefan Dan	10.20-10.40	COM	Structuri de circuite aritmetice sumatoare, scazatoare, multiplicatoare realizate in tehnologie CMOS	Prof. Dr. Ing. Sorin Hintea
9	Santamarian Ionut Bogdan	10.40-11.00	EA	Metode de realizare a filtrelor de ordin inalt pornind de la prototipul LC pasiv	S. L. Dr. Ing. Doris Csipkes
10	Stefan Adrian	11.00-11.20	COM	Modelarea amplificatoarelor cu compensarea caracteristicii de frecventa	S. L. Dr. Ing. Doris Csipkes
11	Rusti Bogdan	11.20-11.40	COM	Celule de multiplicatoare analogice	S. L. Dr. Ing. Doris Csipkes
12	Chis Bogdan Lucian	11.40-12.00	COM	Modele Simulink pentru prelucrarea semnalelor	Conf. Dr. Ing. Victor Popescu
13	Falcusan Ioana Flavia	12.00-12.20	COM	Modele Simulink pentru prelucrarea semnalelor	Conf. Dr. Ing. Victor Popescu
14	Comsa Vasile Cristian	12.20-12.40	COM	Modelarea in OrCAD a filtrelor discrete	Conf. Dr. Ing. Victor Popescu
15	Onicas Alina Bianca	12.40-13.00	COM	Efectul pierderilor asupra performantelor filtrelor pasive	Conf. Dr. Ing. Victor Popescu
16	Vicol Cosmin	13.00-13.20	COM	Retea optica FTTB pentru telefoane digitala, internet si servicii video suprapusa retelei existente CaTV	Conf. Dr. Ing. Victor Popescu
17	Giurgiuman Elena Carmen	13.20-13.40	COM	Circuite integrate optoelectronice pentru comunicatii optice	Conf. Dr. Ing. Emil Voiculescu

Președintele comisiei de examinare:

Prof. Dr. Ing. Lelia Feștilă

Membrii comisiei de examinare:

Prof. Dr. Ing. Sorin Hintea

Prof. Dr. Ing. Emil Voiculescu

Conf. Dr. Ing. Victor Popescu

S. L. Dr. Ing. Marius Neag

Secretar: Drd. Ing. Cristian Rus

Locul de susținere a lucrării este sala 359, strada Barițiu 26. Studenții se vor prezenta în ziua examinării la ora 07.20 cu prezentarea Power Point pe CD pentru a fi descărcată pe calculatorul din sala de examinare. Timpul de examinare alocat fiecărui student este de 20 de minute, împărțit astfel: 15 minute prezentare și 5 minute întrebări.

Absolvenții se vor prezenta pentru susținere cu 30 de minute înaintea orei programate, cu 5 exemplare ale sintezei proiectului (română-engleză) și ale CV-ului, listate pe aceeași pagină, față-verso.

Susținerea probei practice va avea loc în sala 26, începând cu ora 14.30.