

**Lista celor mai bune lucrari de finalizare a studiilor
- Sesiunea iunie 2005 -**

Nume si prenume	Tema proiect
Comisia 1	
Ardelean Florin	Studiul unor clase de coduri LDPC. Implementarea metodelor de construcție și evaluarea performanțelor codurilor folosind decodarea cu algoritmul message-passing
Mihalcea Vlad	Sistem integrat de diagnostic și monitorizare a tumorilor oro-maxilo-faciale
Vlad Mihai	Development of a Software Tool for Passive Real-Time Measurement of QoS Parameters in Heterogeneous Networks
Dimitriu Dragoș	Studiul performanțelor transmisiilor multimedia de voce în rețelele Wireless LAN 802.11 utilizând protocolul de semnalizare SIP
Găspărel Aida	Dezvoltarea de aplicații de securitate în rețelele de calculatoare.
Katona Istvan Attila	Implementation of BGP-4+ Exterior Routing Protocol in IPv4/IPv6 using Zebra/Quagga Routing Software in Linux
Răpuncean Silviu	Implementarea unui sistem de monitorizare activă și pasivă a performanțelor unei rețele IP, prin extinderea funcționalității pachetului Cacti
Sandu Ionuț	Passive Real-Time Measurement of QoS Parameters in Heterogeneous Networks using the ORENETA Software Tool
Trestian Ionuț	Analysis of Data and Routing Protocol Efficiency in IPv6 Multicast
* Naci Teodor	Aplicație pentru procesare de imagini pe PocketPC
Comisia 2	
Gherman Mircea Cristian	„Analiză spectrală de înaltă rezoluție pentru vibrațiile motoarelor de avion”
Macea Cozmin	„Generator de semnale periodice utilizând sinteza walsh”
Malcovici Laura Veronica	„Sisteme codate spațiu-timp pentru transmisii pe canale radio.Implementare software și studiu de performanțe”
Pop Sorin	„Metoda difuziei în 3D in prelucrare de imagini”
Zamă Mihaela	“Decryption for idea algorithm-FPGA implementation”
*Bodocean Mihai Adrian	„Interfațarea echipamentelor video digitale cu programele de procesare utilizând interfața IEEE 1394-studiu și implementare”
*Crăciun Andreea Maria	„Realizarea unor modele VHDL-AMS pentru simularea comportării unui turbo decoder analogic”
*Incze Andras	„Dezvoltarea unei aplicații de monitorizare trafic și taxare pentru accesul la internet”
*Mărințuș Victor	„Sistem pentru crearea și administrarea online a chestionarelor”
Comisia 3	
Uilecan Vlad	Design and Implementation of a 20GHz Digital Beacon Receiver
Stamate Ionel	Sistem inteligent în vederea clasificărilor
Todică Valeriu	Procesări de imagini medicale folosind C#
Sighiartău Raul	Sistem de mișcare 2D controlat de PC
Bereschiu Ștefan Laurențiu	Sistem de mișcare 2D controlat de PC
Pitic Răzvan Ștefan	Performance Evaluation of Media Access Techniques in Wireless Networks
Dumitrean Ruxandra	Performance Estimation of Some Space Diversity Techniques on IEEE 802.11 WLANS
Bogusevschi Diana	Evaluation of IEEE 802.11 WLAN Scenarios using OPNET Software
Pop Corina	Sistem de evaluare în timp real pentru estimarea stării de încărcare a unei baterii
Stezar Adrian	Aplicație client server cu protecția datelor prin criptare
Comisia 4	
Pop Cosmin	Tester pentru sisteme achiziție date cuplate în rețea
Taut Viorel	Sistem cu microcontroler pentru măsurarea umidității
Ștefan Alexandru	Sistem cu microcontroler pentru detectia poziției
Neacsu Olivia	Utilizarea standardului IEEE 1149.1 in testarea conexiunilor pe plăci echipate cu FPGA XILINX
Oanes Aurelian	Sistem distribuit de achiziție de date pe magistrala CAN

*Dulf Ioan - Andrei	Measurement System for Power Quality Parameters
*Chira Mihaela	Sistem de control al nivelului la autovehicule
*Pruncut Brandusa	Sistem de detectare a defectelor de asamblare pe PCB
*Barbu Tudor	Sistem de achizitie pe USB
*Gules Adrian	Aplicatii cu microcontroler pe 16 biti C163
Comisia 5	
Butur Adriana	Filtre polifază programabile pentru receptoare multi-mod de frecvență intermediară joasă
Ivan Gabriela	Programarea circuitului ISPPAC prin SPI, descriere cod VHDL, lucru cu FPGA
Kirei Botond Sandor	Designing and Developing Wireless Consumer Applications
Lenghel Dan Cristian	Nod optic integrat
Olariu Oana Mihaela	”Small Mobile Robot”, algoritm de decizie implementat pe FPGA
Rusu Nicolae Claudiu	Metode de sinteză a circuitelor pasive
Stoia Nicoleta Patricia	Analizor logic pe interfața VGA. Interfața utilizator
*Berindean Sebastian	Studiul și proiectarea unor circuite neliniare VLSI utilizate în sistemele integrate de calcul analogic
*Boca Alina Cecilia	Propagarea semnalelor digitale prin circuite numerice VLSI CMOS
*Cioban Marcel Ionuț	Analizor logic pe interfață VGA. Dispozitivul de afișare.
*Ilieș Gabriel Marius	Analiza și sinteza unor circuite digitale multivalente
*Tăuțan Horia Dan	Studiul și analiza unor circuite pentru prelucrarea analogică a imaginilor
Comisia 6	
Toma Radu	A parser for an automated security protocol verification engine
Ciocan Ionut	Sursa de curent pentru un plasmatron
George Tepes	Dezvoltarea unor clasificatoare bazate pe masini cu vectori suport in spatial coeficientilor transformatei cosinus discrete. Aplicatii in analiza imaginilor faciale
Mesesan Vasile	Sistem de termostatare a unei incinte cu microcontroller pentru achizitia temperaturii, telesemnalizare pe unde radio si system de reglare fortata a temperaturii.
*Szoke Sandor	Proiectarea incincintelor acustice
*Maniu Anca	Proiectarea si implementarea software a unui sistem de analiza a imaginilor medicale bazat pe modele active de contur si masuratori cantitative ale structurilor anatomice
*Perde Doru	Aplicatii ale detectorilor de contur in segmentarea imaginilor si recunoasterea de forme
*Popa Camelia	Dezvoltarea si implementarea software a unor algoritmi de prelucrare a secventelor video si imaginilor statice comprimate JPEG/MPEG in domeniul comprimat
*Moldovan Adriana	Proiectarea si implementarea software a unor aplicatii dedicate analizei imaginilor /secventelor ecografice
*Beldean Marius	Convertor Forward cu corectia pasiva a factorului de putere