

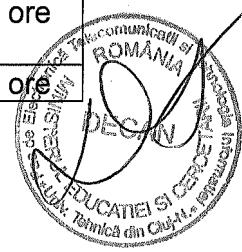
<b>Denumirea disciplinei</b>	Arhitecturi avansate de calculatoare
<b>Domeniul de studiu</b>	Inginerie electronica si telecomunicații
<b>Master</b>	Tehnologii multimedia
<b>Codul disciplinei</b>	52340611
<b>Titularul disciplinei</b>	Prof.dr.ing. Gavril Toderean, <u>Gavril.Toderean@com.utcluj.ro</u>
<b>Colaboratori</b>	As.dr.ing. Ovidiu Buza, <u>Ovidiu.Buza@com.utcluj.ro</u>
<b>Catedra</b>	Comunicații
<b>Facultatea</b>	Electronică, Telecomunicații și Tehnologia Informației

Sem.	Tipul disciplinei	Curs	Aplicații			Curs	Aplicații			Stud. Ind.	TOTAL	Credit	Forma de verificare
		[ore fizice/săpt.]	[ore fizice/sem.]										
		S	L	P		S	L	P					
2	<b>Specialitate</b>	2	2	28		28		74	130	5			E

<b>Competențe dobândite:</b>
<b>Cunoștințe teoretice:</b> (Ce trebuie să cunoască)
cunoașterea arhitecturii de bază a unui calculator; metodele de evaluare a performanțelor unui calculator; tehnici avansate de proiectare a unităților centrale; modul de proiectare cu circuite de memorie; arhitectura sistemelor componente: principii actuale și dezvoltări în perspectivă; arhitecturi de înaltă performanță, paralele și distribuite; sisteme de operare și standarde de programare pentru arhitecturi paralele
<b>Deprinderi dobândite:</b> (Ce știe să facă)
realizarea de programe în limbajul Visual C sub Windows pe 32 biți; învățarea tehnicilor de programare bazate pe evenimente și mesaje; învățarea modurilor de programare a circuitelor componente PC sub Windows; utilizarea mediilor de programare paralelă PVM și Condor; tehnici programare concurentă
<b>Abilități dobândite:</b> (Ce echipamente, instrumente știe să mânuiască)

<b>Cerințe prealabile ( Dacă este cazul)</b>
--

<b>A. Curs</b> (titlul cursurilor + programa analitică)
1 Introducere: istoric; mașina virtuală; limbaje; taxonomia arhitecturilor de calculatoare; familii de procesoare; metode de evaluare a performanțelor
2 Arhitecturi de bază: unitatea centrală, memoria, magistrale, circuite componente, dispozitive de intrare/ieșire
3 Tehnici avansate de proiectare a unității centrale: principiul pipeline, arhitectura superscalară; arhitectura NetBurst; procesoarele din familia Pentium
4 Arhitecturi de înaltă performanță: procesoare vectoriale; procesoare MIMD, SIMD; arhitecturi RISC; arhitectura SPARC
5 Sisteme de memorie: tipuri de memoriile; indicatori de performanță ai memoriorilor; memoria cu unități multiple; memoria asociativă; memoria cache; memoria virtuală; proiectarea memoriorilor
6 Rețele de interconectare: rețele directe; rețele indirecte; comutarea prin circuite; comutarea prin pachete; tehnici de rutare a informației
7 Arhitecturi paralele și distribuite: arhitectura multiprocesor; transputere; hipercuburi; sisteme distribuite; arhitectura grid ; limbajul OCCAM
8 Sisteme SIMD: procesoare matriciale, procesoare vectoriale, sisteme sistolice
9 Multicalculatoare: organizare, transferul de mesaje, procesoare masiv paralele, sisteme cu transputere, multicalculatoare COW
10 Sisteme multiprocesor: organizare, modele de consistență pentru memoria partajată, rețele de conectare
11 Multiprocesoare cu acces uniform la memorie UMA: specificația multiprocesor, multiprocesoare UMA bazate pe comutatoare grilă
12 Multiprocesoare cu acces neuniform la memorie NUMA: multiprocesoare



	NC_NUMA, multiprocesoare CC_NUMA, multiprocesoare COMA	
13	Sisteme de operare pentru multiprocesoare: exploatarea concurenței, detectarea paralelismului în programe, mecanisme de sincronizare, exemple.	2 ore
14	Standarde și medii de programare pentru arhitecturi paralele: standardul MPI, mediul PVM, limbajul OCCAM, agenți inteligenți	2 ore

<b>B1. Aplicații – LUCRARI</b> (lista lucrări, teme de seminar, conținutul proiectului de an)	
1	Elementele definitorii ale programării pe 32 biți
2	Structuri și clase utilizate în programarea sub Windows
3	Programarea orientată pe evenimente și mesaje
4	Obiecte ierarhice sub Windows pentru programare paralelă
5	Introducere în PVM; construirea unei mașini virtuale paralele
6	Functii de transmitere a mesajelor și control al task-urilor
7	Functii pentru grupuri de procese în PVM
8	Implementarea algoritmului lui Cannon folosind biblioteca PVM
9	Introducere în calculul grid
10	Execuția programelor în Condor (I)
11	Execuția programelor în Condor (II)
12	Workflow-uri în Condor
13	Algoritmi de calcul paraleli
14	Aplicații pe arhitecturi paralele

**B2. Sala laborator ( Denumire/sala) Sala 405, Observator 2**

<b>C. Studiul individual</b> (tematica studiilor bibliografice, materiale de sinteză, proiecte, aplicații etc.)						
Structura studiului individual	Studiu materiale curs	Rezolvări teme, lab., proiecte	Pregătire aplicații	Timp alocat examinărilor	Studiu bibliografic suplimentar	Total ore pregătire individuală
Nr. ore	28	20	12	2	12	74

<b>Bibliografie – 5 (numar de titluri aflate in biblioteca UTC-N)</b>	
1.	Z.F.Baruch, <i>Structura sistemelor de calcul</i> . Editura Albastră, Cluj-Napoca, 2005
2.	B.B.Brey, Intel 32-Bit Microprocessor: 80386, 80486 & Pentium, Prentice Hall; 7 <sup>th</sup> Ed 2005
3.	D.E. Comer, <i>Essentials of Computer Architecture</i> , Prentice Hall; US edition, August 2004
4.	D.Gorgan, G. Sebestyen, <i>Proiectarea calculatoarelor</i> , Ed. Albastră, Cluj-Napoca, 2005
5.	J.L. Hennessy, D. A. Patterson, <i>Computer Architecture: A Quantitative Approach</i> , 3 <sup>rd</sup> Ed Morgan Kaufmann Publishers, 2002
6.	D.A.Patterson, J.L.Hennessy, <i>Computer Organization and Design: The Hardware/ Software Interface</i> , 3 <sup>rd</sup> Edition , Morgan Kaufmann Publishers, August 2004
7.	G. Sebestyen, <i>Informatică industrială</i> , Ed. Albastră, Cluj-Napoca, 2006
8.	G.Todorean, M.Giurgiu, E.Lupu, V.Dobrota, <i>Transputere si procesoare de semnal. Notiuni introductive</i> , Ed. Microinformatica, Cluj-Napoca, 1993

<b>Modul de examinare și atribuire a notei</b>	
Modul de examinare	Examenul constă din verificarea cunoștințelor prin rezolvarea de probleme și o parte teorie (intrebări) în scris (1,5 ore).
Componentele notei	Examen (nota E); Laborator (nota L); Material de sinteză (nota MS);
Formula de calcul a notei	$N=0,5E+0,25L+0,25MS$ ; Condiția de obținere a creditelor: $N>5$ ; $L>5$ ; $MS>5$

Responsabil disciplina  
Prof.dr.ing. Gavril TODEREAN

*Gavril*

