INFORMAŢII PERSONALE

Kovács Gergő



Gergo.kovacs@campus.utcluj.ro

EXPERIENTA PROFESSIONALA

01.10.2024 – în curs

Cadru Didactic Asociat

Universitatea Tehnică din Cluj-Napoca (UTCN)
Conducerea și organizarea laboratoarelor pentru „Arhitectura Microprocesoarelor” și „Sisteme cu Microprocesoare”

01.09.2022-în curs

Asistent de cercetare științifică (ACS)

Institutul Național de Cercetare-Dezvoltare pentru Tehnologii Izotopice și Moleculare – Cluj Napoca, România
proiectare FPGA pentu sisteme embedded-programare microprocesoare/microcontrolere-proiectarea circuitelor electronice PCB-măsurători RF și proiectarea sistemelor de analiză RF-proiectare CAD (computer-aided design)

01.09.2019-21.10.2019

Tehnician

Universitatea Babeș Bolyai, Cluj-Napoca, România
proiectare CAD (computer-aided design) și simulări CFD (computational fluid dynamics) în domeniul biocombustibililor

EDUCAŢIE ŞI FORMARE

15.09.2014 – 12.07.2018

Diplomă de bacalaureat, diplomă de absolvire a liceului

Liceul Unitarian ”János Zsigmond”

01.10.2018 – 30.06.2022

Diploma de inginer-Titlu de inginer fizician, domeniul științe inginerești aplicate

Universitatea Babeș Bolyai, Facultatea de fizică

01.10.2022 – 17.07.2024

Diploma de master

Specializarea Circuite și Sisteme Integrate, Universitatea Tehnică din Cluj-Napoca, Facultatea de Electronică, Telecomunicații și Tehnologia Informației

COMPETENTE PERSONALE

Limba(i) maternă(e): Maghiară, română

© Uniunea Europeană, 2002-2012 | http://europass.cedefop.europa.eu

Alte limbi străine cunoscute

	INTELEGERE		VORBIRE		SCRIERE
	Ascultare	Citire	Participare la conversaţie	Discurs oral	
Engleză	B2	B2	B2	B2	B2

Certificat de competență lingvistică, Departamentul de limbi moderne și comunicare, Universitatea Tehnică din Cluj-Napoca

Niveluri: A1/2: Utilizator elementar - B1/2: Utilizator independent - C1/2: Utilizator experimentat
Cadrul european comun de referinţă pentru limbi străine

INFORMATII SUPLIMENTARE

Proiecte

Program NUCLEU perioada 2019-2022
Soluții pentru provocările actuale – răspunsuri punctuale în eficiența energetică și inginerie Hi-Tech în fizica energiilor înalte PN 19 35 01 01, Finanțator Ministerul Cercetării, Inovării şi Digitalizării (MCID)
Sistem inteligent pentru monitorizare emisiilor radio (SIMoRF)
Cod proiect: 05 PSCD / 2022, coordonator, director Prof.dr.ing. Emanuel PUȘCHIȚĂ, membru în echipă Kovács Gergő, Finanțator Ministerul Apărării Naționale (MApN) prin U.M. 0255 București

Program NUCLEU perioada 2023-2026
Soluții pentru provocările actuale – răspunsuri punctuale în eficiența energetică și inginerie Hi-Tech în fizica energiilor înalte PN23 24 02 01, Finanțator Ministerul Cercetării, Inovării și Digitalizării (MCID)

Rețele private tactice și securizate 4G-5G (MCX4STS)
Cod proiect: PN-IV-P6-6.3-SOL-2024-2-0213 coordonator, director Prof.dr.ing. Emanuel PUȘCHIȚĂ, membru în echipă Kovács Gergő, Finanțator Serviciul de Telecomunicații Speciale, https://www.itim-cj.ro/PNCDI/mcx4sts/

Publicaţii

Articole științifice (reviste):
Results in Engineering (Elsevier, Q1), Design, implementation, and RFSoC-based validation of a multi-path RF front-end for wideband spectrum analysis, Gergő Kovács, Raluca Nelega, Alexandru Oprea, Botond Kirei, Emanoil Surducan, Vasile Surducan,Romulus Valeriu Flaviu Turcu, Emanuel Puschita, https://www.sciencedirect.com/science/article/pii/S2590123025030233
https://www.webofscience.com/wos/woscc/full-record/WOS:001584178700004

Sensors (MDPI, Q2), Mission-Critical Services in 4G/5G and Beyond: Standardization, Key Challenges, and Future Perspectives, Florin Rastoceanu, Constantin Grozea, Mihai Enache, Raluca Nelega, Gergő Kovács, Emanuel Puschita, https://www.mdpi.com/1424-8220/25/16/5156
https://www.webofscience.com/wos/woscc/full-record/WOS:001558433000001

Conferinţe

Articole științifice (conferințe):

IEEE International Conference on Advanced Scientific Computing (ICASC 2023)
UAS-Based Antenna Radiation Pattern Measurement: A Practical Approach
Alexandru Oprea, Gergő Kovács, Raluca Nelega, Emanoil Surducan, Vasile Surducan,Romulus Valeriu Flaviu Turcu, Emanuel Puschita, https://ieeexplore.ieee.org/document/10328023

32nd IEEE International Conference on Software, Telecommunications and Computer Networks (SoftCOM 2024)

Custom-Designed Signal Processing Application for RFSoC FPGA Platform
Gergő Kovács, Raluca Nelega, Alexandru Oprea, Radu Voina, Romulus Valeriu Flaviu Turcu, Emanuel Puschita, https://ieeexplore.ieee.org/document/10721695
https://www.webofscience.com/wos/woscc/full-record/WOS:001548043900015

IEEE International Conference on Advanced Scientific Computing (ICASC 2024) Optimized Front-End Circuit Design for High-Frequency Signal Down-Conversion,
Alexandru Oprea, Gergő Kovács, Raluca Nelega, Bogdan Belean, Emanuel Puschita,
https://ieeexplore.ieee.org/document/10785021

International Spring Seminar on Electronics Technology (ISSE 2025), Fabrication and Experimental Analysis of a Multi-Voltage Level Switching Circuit, Gergő Kovács, Raluca Nelega, Vasile Surducan, Emanoil Surducan, Emanuel Puschita, https://ieeexplore.ieee.org/document/11120954IEEE

IEEE International Mediterranean Conference on Communications and Networking (MeditCom 2025) Generation and Deep Learning-Based Classification of RF Signals Represented as I/Q Time Series, Raluca Nelega, Zsolt Alfred Polgar, Gergő Kovács, Mihaela Gordan, Emanuel Puschita
https://ieeexplore.ieee.org/document/11104449
https://www.webofscience.com/wos/woscc/full-record/WOS:001567366500061

Cereri de brevet:
RO137723 (A0) - Sistem Inteligent de Arie de Antene Virtuale
Surducan Emanoil, Puşchiţă Emanuel-Dumitru, Surducan Vasile, Kirei Botond Sandor, Gergely Ştefan, Belean Bogdan, Kovács Gergő, Oprea Alexandru Daniel, Nelega Raluca, Turcu Romulus Valeriu Flaviu

Prezentări

Comunicări la conferințe științifice internaționale:

International Spring Seminar on Electronics Technology (ISSE 2025),
Fabrication and Experimental Analysis of a Multi-Voltage Level Switching Circuit, Gergő Kovács, Raluca Nelega, Vasile Surducan, Emanoil Surducan, Emanuel Puschita, Locație: Budapest University of Technology and Economics, Ungaria; Prezentator poster: Gergő Kovács
32nd IEEE International Conference on Software, Telecommunications and Computer Networks (SoftCOM 2024)

Custom-Designed Signal Processing Application for RFSoC FPGA Platform
Gergő Kovács, Raluca Nelega, Alexandru Oprea, Radu Voina, Romulus Valeriu Flaviu Turcu, Emanuel Puschita.
Locație: University of Split, Croația; Prezentator: Gergő Kovács
14th International Conference on Processes in Isotopes and Molecules (PIM) –
Institutul Național de Cercetare-Dezvoltare pentru Tehnologii Izotopice și Moleculare
Prezentator poster: Gergő Kovács

Distincţii

Distincții Onorifice și Premii la conferințe, saloane de invenție:
Best Poster Award,14th International Conference on Processes in Isotopes and Molecules (PIM)
Institutul Național de Cercetare-Dezvoltare pentru Tehnologii Izotopice și Moleculare

Diplomă de excelență și medalia de aur – Cluj-Napoca
Salonul Internaţional al Cercetării Științifice, Inovării şi Inventicii PRO INVENT 2024 cu cererea de brevet Sistem Inteligent De Arie De Antene Virtuale RO137723 (A0), Surducan Emanoil, Puşchiţă Emanuel-Dumitru, Surducan Vasile, Kirei Botond Sandor, Gergely Ştefan, Belean Bogdan, Kovács Gergő, Oprea Alexandru Daniel, Nelega Raluca, Turcu Romulus Valeriu Flaviu

Diploma de excelență și medalia de argint – Iași
XXVIII-a ediție a Salonului Internațional de Invenții – INVENTICA 2024 cu cererea de brevet Sistem Inteligent De Arie De Antene Virtuale RO137723 (A0), Surducan Emanoil, Puşchiţă Emanuel-Dumitru, Surducan Vasile, Kirei Botond Sandor, Gergely Ştefan, Belean Bogdan, Kovács Gergő, Oprea Alexandru Daniel, Nelega Raluca, Turcu Romulus Valeriu Flaviu

© Uniunea Europeană, 2002-2012 | http://europass.cedefop.europa.eu