

## FIȘA DISCIPLINEI

### 1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Electronica Aplicata
1.4 Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Tehnologii și Sisteme de Telecomunicații/ Inginer
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	TST29.00

### 2. Date despre disciplină

2.1 Denumirea disciplinei	Proiectare asistata de calculator						
2.2 Aria de conținut	Arie teoretică						
	Arie metodologică						
	Arie de analiză						
2.3 Responsabil de curs	Prof.dr.ing. Ovidiu Aurel Pop – <a href="mailto:Ovidiu.Pop@ael.utcluj.ro">Ovidiu.Pop@ael.utcluj.ro</a>						
2.4 Titularul activităților de seminar / laborator / proiect	Prof.dr.ing. Ovidiu Aurel Pop – <a href="mailto:Ovidiu.Pop@ael.utcluj.ro">Ovidiu.Pop@ael.utcluj.ro</a>						
	Conf.dr.ing. Alin Grama – <a href="mailto:Alin.Grama@ael.utcluj.ro">Alin.Grama@ael.utcluj.ro</a>						
	S.I.dr.ing. Raul Fizesan – <a href="mailto:Raul.Fizesan@ael.utcluj.ro">Raul.Fizesan@ael.utcluj.ro</a>						
	As.dr.ing. Adrian Taut – <a href="mailto:Adrian.Taut@ael.utcluj.ro">Adrian.Taut@ael.utcluj.ro</a>						
Ing. Calin Baciu - <a href="mailto:brcalin@gmail.com">brcalin@gmail.com</a>							
2.5 Anul de studiu	II	2.6 Semestrul	2	2.7 Tipul de evaluare	V	2.8 Regimul disciplinei	DOB/DID

### 3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					14
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					4
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					26
Tutoriat					2
Examinări					2
Alte activități: .....					-
3.7 Total ore studiu individual	48				
3.8 Total ore pe semestru	104				
3.9 Numărul de credite	4				

### 4. Precondiții (acolo unde este cazul)

4.1 de curriculum	
4.2 de competențe	

### 5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	UTCN
5.2. de desfășurare a seminarului / laboratorului / proiectului	UTCN

### 6. Competențele specifice acumulate

Competențe profesionale	C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică C2. Aplicarea metodelor de bază pentru achiziția și prelucrarea semnalelor
Competențe transversale	<b>CT1.</b> Analiza metodică a problemelor întâlnite în activitate, identificând elementele pentru care există soluții consacrate, asigurând astfel îndeplinirea sarcinilor profesionale

### 7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Dezvoltarea de competente in domeniul simularii si modelarii circuitelor electronice
7.2 Obiectivele specifice	1. Asimilarea cunostintelor teoretice privind simularea circuitelor electronice 2. Obținerea deprinderilor pentru utilizarea programelor de simulare a cicuitelor electronice

### 8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. Introducere. Clasificarea simulatoarelor. Reguli de simulare. Simularea electrica a circuitelor	Expunere, discutii	Video-proiector
2. Analize de curent continuu		
3. Analize de curent alternativ		
4. Analize in domeniul timp		
5. Analiza de performanta. Optimizarea parametrilor elementelor de circuit si a circuitelor in Spice		
6. Analize statistice		
7. Modelarea comportamentala si simularea ierarhica		
8. Algoritmi de simulare standard a circuitelor electrice si electronice		
9. Notiuni introductive privind modelarea dispozitivelor electronice		
10. Modelarea diodei semiconductoare		
11. Modelarea tranzistorului bipolar		
12. Modelarea tranzistoarelor JFET		
13. Modelarea tranzistoarelor MOS		
14. Modelarea amplificatoarelor operationale		
Bibliografie		

<ol style="list-style-type: none"> <li>Ovidiu Pop, <i>Proiectare asistata de calculator</i>, Ed. Mediamira, Cluj-Napoca, 2007</li> <li>Ana Rusu - <i>Proiectare asistata de calculator</i>, Editura Dacia, Cluj, 1994</li> <li>G.Chindris, A.Rusu- <i>Proiectarea asistata de calculator a circuitelor electronice</i>, Ed. Casa Cartii de Stiinta, 1999</li> <li>G.Chindris, O. Pop, G.Deak- <i>Simularea si modelarea avansata a circuitelor electronice</i>, Ed. Casa Cartii de Stiinta, 2002</li> <li>Ovidiu Pop – CAD, Curs, <a href="http://www.ael.utcluj.ro">www.ael.utcluj.ro</a></li> </ol>		
8.2 Seminar / laborator / proiect	Metode de predare	Observații
1. Introducere in simularea Pspice a circuitelor electronice	Expunere si aplicatii	Platforme laborator
2. Analize de curent continuu		
3. Analize de curent alternativ		
4. Analize in domeniul timp		
5. Analiza de performanta. Optimizarea parametrilor elementelor de circuit si a circuitelor in Spice		
6. Analize statistice		
7. Modelarea comportamentala si simularea ierarhica		
8. Modelarea sistemelor cu circuite ABM		
9. Modelarea diodelor semiconductoare		
10. Modelarea tranzistorului bipolar		
11. Modelarea tranzistoarelor JFET si MOS		
12. Modelarea Pspice cu subcircuite		
13. Modelarea amplificatoarelor operationale		
14. Recuperări lab, verificări, testare		
<b>Bibliografie</b> <ol style="list-style-type: none"> <li>Ovidiu Aurel Pop, Raul Fizesan, <i>Computer Aided Design</i>, 2006, ISBN , 978-606-737-170-3 Editura UTPress, 2016</li> <li>Ovidiu Pop, Raul Fizesan, Gabriel Chindris, <i>Proiectare asistata de calculator-Applicatii</i>, Ed. UTPress, 2013, 116pag</li> <li>Șerban Lungu, Ovidiu Aurel Pop – <i>Modelarea circuitelor electronice</i>, Editura Casa Cărții de Știință, Cluj-Napoca, 2006, ISBN 973-686-975-X, 978-973-686-975-4, 133 pag,</li> <li>Ana Rusu - <i>Proiectare asistata de calculator</i>, Editura Dacia, Cluj, 1994</li> <li>G.Chindris, A.Rusu- <i>Proiectarea asistata de calculator a circuitelor electronice</i>, Ed. Casa Cartii de Stiinta, 1999</li> <li>G.Chindris, O. Pop, G.Deak- <i>Simularea si modelarea avansata a circuitelor electronice</i>, Ed. Casa Cartii de Stiinta, 2002</li> </ol>		

**9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului**

Competențele achiziționate vor fi necesare angajaților în următoarele ocupații posibile conform COR (Inginer electronist, transporturi, telecomunicații; Proiectant inginer electronist; Proiectant inginer de sisteme și calculatoare; Inginer proiectant comunicații) sau în noi ocupații propuse pentru a fi incluse în COR (Inginer suport vânzări; Dezvoltator de aplicații multimedia; Inginer operare rețea; Inginer testare sisteme de comunicații; Manager proiect; Inginer de trafic; Consultant pentru sisteme de comunicații).

## 10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Rezolvarea unor intrebari din teorie	Proba scrisa – durata evaluarii 1 ora	20%
10.5 Seminar/Laborator	Rezolvarea unei aplicatii cu ajutorul calculatorului, prezentarea unui proiect	Proba practica – durata 1 ora	80%
10.6 Standard minim de performanță			
• Nota 5 la fiecare tip de activitate curs/aplicatii			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
2.10.2017	Curs	Prof.dr.ing. Ovidiu Aurel POP	
	Aplicații	Prof.dr.ing. Ovidiu Aurel POP	
		Conf.dr.ing. Alin Grama	
		S.l.dr.ing. Raul Fizesan	
		S.l.dr.ing. Rajmond Jano	
		As.dr.ing. Mihai Daraban	

Data avizării în Consiliul Departamentului COM 2.10.2017	Director Departament Comunicatii. Prof.dr.ing. Virgil DOBROTA
Data aprobării în Consiliul Facultății ETTI 2.10.2017	Prof.dr.ing. Gabriel OLTEAN