

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Electronica Aplicata
1.4 Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Tehnologii și Sisteme de Telecomunicații/ Inginer
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	TST108.00

2. Date despre disciplină

2.1 Denumirea disciplinei	Tehnologia microsistemelor electronice						
2.2 Aria de conținut	Arie teoretică Arie metodologică Arie de analiză						
2.3 Responsabil de curs	Prof.dr.ing. Dan Pitică – dan.pitica@ael.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	SL.dr.ing Vlad Bande – vlad.bande@ael.utcluj.ro						
2.5 Anul de studiu	III	2.6 Semestrul	2	2.7 Tipul de evaluare	Examen	2.8 Regimul disciplinei	DS/FAC

3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 seminar / laborator	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 seminar / laborator	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					18
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					4
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					18
Tutoriat					2
Examinări					2
Alte activități:					-
3.7 Total ore studiu individual			44		
3.8 Total ore pe semestru			100		
3.9 Numărul de credite			4		

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	<i>Dispozitive electronice, Teoria circuitelor electrice, Circuite electronice fundamentale, Proiectarea asistată de calculator, Circuite integrate digitale</i>
4.2 de competențe	

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	Amfiteatru, Cluj-Napoca
5.2. de desfășurare a seminarului / laboratorului / proiectului	Laborator, Cluj-Napoca

6. Competențele specifice acumulate

Competențe profesionale	N/A
Competențe transversal	N/A

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Cunoașterea etapelor și a practicilor pentru îmbunătățirea designului, modelării și simulării unui cablaj imprimat (PCB).
7.2 Obiectivele specifice	<ol style="list-style-type: none"> Dobândirea de cunoștințe teoretice despre modelarea perturbațiilor electromagnetice folosind medii de simulare. Dobândirea de cunoștințe practice în utilizarea mediilor de proiectare a schemelor electrice precum și a cablajelor imprimate (PCB).

8. Conținuturi

8.1 Curs	Metode de predare	Observații
Curs introductiv, Standardizare	Expunere, discuții, exerciții rezolvate, studii de caz.	Prezentare Power-Point, Video-proiector, tablă.
Proiectare pentru compatibilitate termică I		
Proiectare pentru compatibilitate termică II		
Proiectare pentru fabricație		
Proiectare pentru compatibilitate electromagnetică I		
Proiectare pentru compatibilitate electromagnetică II		
Proiectare pentru compatibilitate electromagnetică III		
Proiectare pentru integritatea semnalelor I		
Proiectare pentru integritatea semnalelor II		
Proiectare pentru integritatea semnalelor III		
Proiectare pentru integritatea alimentării I		
Proiectare pentru integritatea alimentării II		
Proiectare antiperturbativă a cablajelor imprimate I		
Proiectare antiperturbativă a cablajelor imprimate II		
Bibliografie <ol style="list-style-type: none"> Pitica D. - Proiectare antiperturbativă în sisteme electronice, Ed. Albastră, Cluj-Napoca, 2000; Eric Bogatin, Signal Integrity - Simplified. New York, United States: Prentice Hall, 2008; P.R. Clayton - Introduction to Electromagnetic Compatibility, New Jersey: John Wiley & Sons, 2006; 		

<p>4. Schwab A.J. - Compatibilitatea electromagnetică, Editura Tehnică, București, 1996; 5. Tummala R. – Fundamentals of Microsystems Packaging, McGraw-Hill, 2001. Materiale didactice virtuale 1. Pitica Dan, Tehnologia microsystemelor electronice, Prezentați PowerPoint pentru curs: http://www.ael.utcluj.ro/beta/?page_id=396&lang=ro</p>		
8.2 Seminar / laborator / proiect	Metode de predare	Observații
Prezentarea tehnologiilor de proiectare a cablajelor imprimate. Descrierea mini-proiectului.	Expunere, exerciții rezolvate, montaje de laborator, exerciții în echipă.	Calculator, program OrCAD, machete de laborator
Prezentare generală a pachetului de programe OrCAD 9x. Crearea unui proiect cu finalizare PCB, denumiri și extensii de fișiere, semnificații.		
Utilizarea ferestrei CAPTURE, blocuri ierarhice. Editarea schemei electrice.		
Crearea librăriilor, componentelor și simbolurilor.		
Prelucrarea schemei electrice, generarea fișierelor raport.		
Generarea și corectarea fișierului Netlist, creare și modificare capsule.		
Verificare intermediară miniproiect.		
Programul LAYOUT: etapele de inițializare a proiectului PCB.		
Etapele de setare a plachetei electronice.		
Poziționarea capsulelor pe plachetă, reguli de rutare.		
Prezentarea programului Smart Route, optimizare geometrie cablaj.		
Generarea fișierelor de post procesare și raport (fișierele pentru realizare practică).		
Verificarea miniproiectului.		
Verificarea la disciplină.		
<p>Bibliografie 1. Pitica D. - Proiectare antiperturbativă în sisteme electronice, Ed. Albastră, Cluj-Napoca, 2000; 2. Eric Bogatin, Signal Integrity - Simplified. New York, United States: Prentice Hall, 2008; 3. P.R. Clayton - Introduction to Electromagnetic Compatibility, New Jersey: John Wiley & Sons, 2006; 4. Kraig Mitzner – Complete PCB Design Using orCAD capture and PCB Editor, Elsevier Science, 2009. Materiale didactice virtuale: 1. Rezentarea temelor pentru laborator: http://www.ael.utcluj.ro/beta/?page_id=396&lang=ro</p>		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Competențele dobândite vor fi folosite în următoarele ocupații conform COR (Clasificarea Ocupațiilor din România): Inginer emisie; Inginer electronist, transporturi, telecomunicații; Inginer imagine; Inginer sunet; Proiectant inginer electronist; Proiectant inginer de sisteme și calculatoare; Inginer șef car reportaj; Inginer șef schimb emisie; Inginer proiectant comunicații; Inginer sisteme de securitate; Inginer suport vânzări; Dezvoltator de aplicații multimedia; Inginer operare rețea; Inginer testare sisteme de comunicații; Manager proiect; Inginer de trafic; Consultant pentru sisteme de comunicații.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Examen scris cu 10 întrebări teoretice și 2 probleme	Durată Examinare 3 h	E – 60 %
10.5 Seminar/Laborator	Evaluare proiect	Prezentare orală mini proiect – 1 h	L – 40 %
10.6 Standard minim de performanță			
(E ≥ 5) și (L ≥ 5)			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
27.09.2021	Curs	Prof.dr.ing. Dan Pitică	
	Aplicații	SL.dr.ing Vlad Bande	

Data avizării în Consiliul Departamentului COM 27.09.2021	Director Departament Comunicatii Prof.dr.ing. Virgil DOBROTA
Data aprobării în Consiliul Facultății ETTI 27.09.2021	Decan Prof.dr.ing. Gabriel OLTEAN