

FIȘA DISCIPLINEI

1. Date despre program

1.1 Instituția de învățământ superior	Universitatea Tehnică din Cluj-Napoca
1.2 Facultatea	Facultatea de Electronică, Telecomunicații și Tehnologia Informației
1.3 Departamentul	Bazele Electronicii
1.4 Domeniul de studii	Inginerie electronică, telecomunicații și tehnologii informaționale
1.5 Ciclul de studii	Licență
1.6 Programul de studii / Calificarea	Tehnologii si sisteme de telecomunicatii/ Inginer
1.7 Forma de învățământ	IF – învățământ cu frecvență
1.8 Codul disciplinei	TST19.00

2. Date despre disciplină

2.1 Denumirea disciplinei	Circuite integrate digitale						
2.2 Aria de conținut	Arie teoretică						
	Arie metodologică						
	Arie de analiză						
2.3 Responsabil de curs	Prof.dr.ing. Sorin HINTEA – sorin.hintea@bel.utcluj.ro						
2.4 Titularul activităților de seminar / laborator / proiect	Conf. dr. ing. Doris CSIPKES – doris.csipkes@bel.utcluj.ro Șl.dr.ing. Gabor CSIKES – gabor.csipkes@bel.utcluj.ro Șl.dr.ing. Paul FARAGO – paul.farago@bel.utcluj.ro						
2.5 Anul de studiu	II	2.6 Semestrul	4	2.7 Tipul de evaluare	E	2.8 Regimul disciplinei	DD/DI

3. Timpul total estimat

3.1 Număr de ore pe săptămână	4	din care: 3.2 curs	2	3.3 laborator / proiect	2
3.4 Total ore din planul de învățământ	56	din care: 3.5 curs	28	3.6 laborator / proiect	28
Distribuția fondului de timp					ore
Studiul după manual, suport de curs, bibliografie și notițe					20
Documentare suplimentară în bibliotecă, pe platformele electronice de specialitate și pe teren					-
Pregătire seminarii / laboratoare, teme, referate, portofolii și eseuri					18
Tutoriat					3
Examinări					3
Alte activități:					-
3.7 Total ore studiu individual	44				
3.8 Total ore pe semestru	100				
3.9 Numărul de credite	4				

4. Precondiții (acolo unde este cazul)

4.1 de curriculum	Circuite Integrate Digitale
4.2 de competențe	Sisteme de numerație. Elemente de aritmetică binară. Elemente de algebra logică. Circuite cu dispozitive electronice funcționând în comutație.

5. Condiții (acolo unde este cazul)

5.1. de desfășurare a cursului	Amfiteatru, Cluj-Napoca
5.2. de desfășurare a seminarului / laboratorului / proiectului	Laborator, Cluj-Napoca

6. Competențele specifice acumulate

Competențe profesionale	<p>C1. Utilizarea elementelor fundamentale referitoare la dispozitivele, circuitele, sistemele, instrumentația și tehnologia electronică</p> <p>C1.2 Analiza circuitelor și sistemelor electronice de complexitate mică/ medie, în scopul proiectării și măsurării acestora</p> <p>C1.4 Utilizarea instrumentelor electronice și a metodelor specifice pentru a caracteriza și evalua performanțele unor circuite și sisteme electronice</p> <p>C2. Aplicarea metodelor de bază pentru achiziția și prelucrarea semnalelor</p> <p>C2.3 Utilizarea mediilor de simulare pentru analiza și prelucrarea semnalelor</p> <p>C2.4 Utilizarea de metode și instrumente specifice pentru analiza semnalelor</p> <p>C2.5 Proiectarea de blocuri funcționale elementare de prelucrare digitală a semnalelor cu implementare hardware și software</p> <p>C3 Aplicarea cunoștințelor, conceptelor și metodelor de bază privitoare la arhitectura sistemelor de calcul, microprocesoare, microcontrolere, limbaje și tehnici de programare</p> <p>C4. Conceperea, implementarea și operarea serviciilor de date, voce, video, multimedia, bazate pe înțelegerea și aplicarea notiunilor fundamentale din domeniul comunicațiilor și transmisiunii informației</p> <p>C5. Selectarea, instalarea, configurarea și exploatarea echipamentelor de telecomunicații fixe sau mobile și echiparea unui amplasament cu rețele uzuale de telecomunicații</p>
Competențe transversale	N/A

7. Obiectivele disciplinei (reieșind din grila competențelor specifice acumulate)

7.1 Obiectivul general al disciplinei	Dezvoltare de competente privind utilizarea circuitelor integrate digitale.
7.2 Obiectivele specifice	<ol style="list-style-type: none"> 1. Cunoașterea și înțelegerea conceptelor de baza referitoare la circuitele integrate digitale. 2. Dezvoltarea deprinderilor și abilităților necesare folosirii circuitelor integrate digitale în aplicații fundamentale. 3. Dezvoltarea deprinderilor și abilităților pentru analiza și proiectarea aplicațiilor cu circuite digitale.

8. Conținuturi

8.1 Curs	Metode de predare	Observații
1. Notiuni de algebra logică și proprietățile operațiilor logice.	Expunere, conversație euristica, exemplificare, problematizare, exercițiu didactic, studiul de caz,	Se utilizează prezentări .ppt, videoprojector, tabla
2. Coduri binare, de detectare și corectare a erorilor, pentru transmisia și stocarea datelor seriale. Aritmetica în baza 2. Operații aritmetice de bază		

3. Circuite logice combinaționale. Porți logice fundamentale. Analiza și sinteza circuitelor cu porți. Minimizarea funcțiilor logice.	evaluare formativa			
4. Aplicații ale circuitelor combinaționale: sumatorul, comparatorul, codor și decoder partitate. Circuite decodificatoare.				
5. Circuite multiplexoare și demultiplexoare. Aplicații ale multiplexoarelor. Implementarea funcțiilor logice				
6. Bistabile RS, D, JK, T. Structuri interne și descrierea funcționării. Analiza și sinteza unor circuite logice secvențiale sincrone cu bistabile.				
7. Aplicații ale circuitelor secvențiale sincrone cu bistabile. Numaratoare binare, registre de deplasare, numaratoare în inel, numaratoare Johnson				
8. Aplicații ale circuitelor secvențiale sincrone cu bistabile. Generatoare de semnal și divizoare de frecvență.				
9. Aplicații ale circuitelor secvențiale sincrone cu bistabile. Automate de stare cu bistabile D și JK.				
10. Numărătoare sincrone integrate. Exemple de circuite și aplicațiile lor.				
11. Aplicații cu numărătoare sincrone integrate				
12. Aplicații cu numărătoare sincrone integrate. Cascadare, divizoare de frecvență programabile.				
13. Automate de stare secvențiale și protocoale de comunicație implementate cu circuite secvențiale sincrone				
14. Circuite secvențiale asincrone cu bistabile. Automate secvențiale asincrone. Numaratoare binare asincrone.				
Bibliografie				
1. Sorin Hinte, Gabor Csipkes, Doris Csipkes, Paul Farago, Mihaela Cirlugea – Digital Integrated Circuits. Editura Casa Cărții de Știință, Cluj-Napoca, 2017				
2. Sorin Hinte, Mihaela Cirlugea, Lelia Festila. Circuite Integrate Digitale. Editura UT Press, Cluj-Napoca, 2005				
3. Gheorghe Toacse, Dan Nicula, Electronică Digitală, Editura Tehnică 2005				
4. J. Wakerly – Digital Design, Principle & Practices, Prentice Hall, 1999				
5. Rabaey J.M., Chandrakasan A., Nikolic B. Digital Integrated Circuits. A design perspective. Prentice Hall, 2003.				
6. Weste N.H.E, Harris D. CMOS VLSI Design. A Circuits and Systems Perspective. Pearson Addison Wesley, 2005.				
7. H. Kaeslin, “Digital Integrated Circuit Design from VLSI Architecture to CMOS Fabrication”, Cambridge University Press, 2008.				
8. C. H. Roth, L.K. John, “Digital System Design using VHDL”, Cengage Learning, 2008.				
9. Ercegovic, M., Lang T., Moreno J. Introduction to Digital Systems. John Wiley & Sons Inc, New-York, 1999				
8.2 Seminar / laborator / proiect	Metode de predare	Observații		

Laborator	Demonstratia si experimentul didactic, exercitiul didactic, lucrul in echipa	Se utilizeaza aparatura de laborator, montaje experimentale, calculator, tabla
1. Circuite logice combinaționale. Implementarea cu module logice SSI		
2. Circuite decodificatoare, Multiplexoare și demultiplexoare analogice comandate digital CMOS, porți de transmisie		
3. Bistabile integrate		
4. Automate secvențiale cu bistabile		
5. Aplicatii cu numaratoare sincrone. Circuitele 74193 si 74163		
6. Divizoare de frecventa si generatoare de semnale. Automate de stare cu numaratoare.		
7. (Circuite secventiale asincrone) Recuperări lucrări laborator, verificare/testare laborator.		
Seminar		
1. Funcții logice fundamentale, minimizarea functiilor, operatii logice		
2. Analiza si sinteza circuitelor logice combinaționale cu porți		
3. Multiplexoare si aplicatiile lor		
4. Circuite decodificatoare si demultiplexoare		
5. Analiza și sinteza circuitelor cu bistabile (D, T, Rs, JK).		
6. Implementarea automatelor secvențiale sincrone cu bistabile și CLC.		
7. Analiza si sinteza automatelor secventiale cu numaratoare		
Bibliografie		
1. Gabor Csipkes, Doris Csipkes, Sorin Hintea, Mihaela Cîrlugea - "Circuite integrate digitale: culegere de probleme", editura UT Press 2011		
2. C. Rus, S.Hintea, Doris Csipkes. Circuite integrate digitale.Structuri interne. Indrumator de laborator. U.T. Press, Cluj-Napoca, 2006		
3. Paul Farago, Botond Kirei, Gabor Csipkes, Sorin Hintea - DESCRIEREA IN VHDL A SISTEMELOR CU CIRCUITE INTEGRATE DIGITALE - Indrumator de Proiectare si Simulare. Editura U.T.PRESS, Cluj-Napoca, 2014		

9. Coroborarea conținuturilor disciplinei cu așteptările reprezentanților comunității epistemice, asociațiilor profesionale și angajatorilor reprezentativi din domeniul aferent programului

Competentele dobândite vor fi folosite in urmatoarele ocupatii conform COR (Clasificarea Ocupațiilor din România): Inginer emisie; Inginer electronist, transporturi, telecomunicatii; Inginer imagine; Inginer sunet; Proiectant inginer electronist; Proiectant inginer de sisteme si calculatoare; Inginer sef car reportaj; Inginer sef schimb emisie; Inginer proiectant comunicatii; Inginer sisteme de securitate; Inginer suport vânzari; Dezvoltator de aplicatii multimedia; Inginer operare retea; Inginer testare sisteme de comunicatii; Manager proiect; Inginer de trafic; Consultant pentru sisteme comunicatii.

10. Evaluare

Tip activitate	10.1 Criterii de evaluare	10.2 Metode de evaluare	10.3 Pondere din nota finală
10.4 Curs	Nivelul achiziției cunoștințelor teoretice și nivelul deprinderilor dobândite	- Examen scris de evaluare sumativă (tratate subiecte teoretice, rezolvare probleme)	- E, max 10 pct, 70%
10.5 Laborator/Proiect	Nivelul abilităților dobândite	- Evaluare formativă continuă - Test practic de laborator	- L, max. 10 pct, 30%
10.6 Standard minim de performanță			
L ≥ 5 și E ≥ 5 și 0,7E + 0,3L ≥ 5			

Data completării:	Titulari	Titlu Prenume NUME	Semnătura
20.06.2022	Curs	Prof. dr. ing. Sorin HINTEA	
	Aplicații	Conf.dr.ing. Doris CSIPKES	
		Șl.dr.ing. Gabor CSIKES	
		Șl.dr.ing. Paul FARAGO	

Data avizării în Consiliul Departamentului COM 11.07.2023	Director Departament Comunicatii Prof.dr.ing. Virgil DOBROTA
Data aprobării în Consiliul Facultății ETTI 12.07.2023	Prof.dr.ing. Ovidiu POP